Investigation of SiGe MOS Devices Prepared by Liquid – Phase - Deposition

詹軒榮、黃俊達

E-mail: 9706874@mail.dyu.edu.tw

ABSTRACT

Silicon dioxide (SiO2) has been grown on SiGe film by using liquid-phase deposition (LPD) methods with H2SiF6 and H3BO3 at room temperature. In this study, the concentrations of H2SiF6 and H3BO3 were 0.4 and 0.01 M, respectively, for temperature of 30

. We found that the growth rate of SiO2 would increase with increasing of temperature and H3BO3 concentration. No Ge pileup was found at interface of SiGe and SiO2 by using Auger electron spectrometer (AES) and electron spectroscopy of chemical analysis (ESCA) showed that the Si-2p appears at 103.4 eV with a full width at half maximum (FWHM) of 1.48 eV. The infrared absorption spectrum of SiO2 was measured by Fourier transform infrared spectroscopy (FTIR) and revealed that the wave numbers located 810 and 1100cm-1, belonging to to the bending stretching and vibration modes of Si-O-Si bonding, moreover a peak of Si-F bonding appeared at 933cm-1. A metal-oxide-semiconductor (MOS) device of SiGe was fabricated with above conditions. A leakage current density of 8.69 × 10-9 A/cm2 was found at 2 MV/cm. With increasing of temperature to 400 , the fixed oxide charge density and interface charge density were improver from 3.82×1010 cm- and 3.25×1011 eV-1cm-2 to 4.77×109 cm-2 and 1.15×1011 eV-1 cm-2, respectively. For a study of MOS photodetectors, the dark current was reduced from the non-annealed samples of $3.25 \times 10-8A$ to $4.46 \times 10-9A$ for the 400 annealed samples. The photo to dark current ratio was 3.17×104 for 200 annealed samples with 850 nm illumination. The responsivity was 0.567A/W for non-annealed samples. Keywords : liquid-phase deposition , metal-oxide-semiconductor, photodetectors

Keywords : Liquid – Phase - Deposition Liquid – Phase - Deposition Liquid – Phase - Deposition

Table of Contents

目錄	封面	內頁	簽名	頁 授相	灌書											. ii	i 中ゴ	文摘到	要.					
•••	• •	• •		• •	. iv :	英文捅	夒.		• •	• •				• •	• •		\	/i 誌	謝.	• •	•••		• •	•••
		• •				. vii 🗄	目錄.						• •	• • •					. vii	i 圖	目錄			
							•••	xi 表	目錄												. xii	i 第·	一章 約	渚論
							••		• •	1 第二	_章元	件象	₩程.				•				4	2.1	簡介	
							••	. 42	2.2 矽	′鍺薄	膜之氧	製程								. 4	2.3 N	108	元件	製作
過程							6 2.3	.1基	板的氵	青洗步	₿驟.						•	. 6 2	3.2區	次姆冒	這極的	り製:	程	•
					6 2.3	.3氧化	層的	沉積	與爐管	管退り	к				7	2.3.4	閘柯	極電柯	函的集	習作.		•		•
		7	2.4 N	/IIS元	件製	作過科	呈						. 9 🕯	第三章	儀器	介紹	3		• •		•••			
		. 10	3.1蒸	鍍機	系統									10 3.	2爐管	退火						•		•
		10 3.3	3液相	沉積									. 1	3.3.1	液相	沉積	三室	礼化	り之類	習作.		•		•
	11 3.3	3.2 LF	D的们	七學成	戊長反	え應説	明				. 12	3.3.3	3 LPD	方法l	以及系	系統,							13 3.	3.4
LPD	氧化	罾在 破	幼諸基	板之	沉積	速率.			15 3.4	4傅利	葉轉	換紅	外光詞	譜儀.							17 :	3.5ſ	と學分	析電
子儀	or X	光光電	了了能	譜圖			′	18 3.	6 AE	S縱深	分析									18	第四	章 寶	튛驗結	果與
討論								. 20	4.1 M	MOS;	之材*	\$分材	沂								20 4	.1.1	化學:	分析
電子	儀.						20 4	.1.2 (傅利望	葉轉捎	 刻紅外	·光諱	ধ儀.				•	. 21	4.1.3	B AES	3縱沒	汾材	沂	
		• •			. 23	3 4.2 N	10S之	z電济	紀電厦	堅分析	ī.,						. 2	25 4.3	B MC	S之	電容·	·電厦	國分析	· .
		• •			. 26	4.3.1	簡介.									26 4	1.3.2	AI/L	.PD-	SiO2	/P-S	iGel	的電容	驿特
性研	究.	• •	. 30 4	1.3.2-′	1 MC)S之固	定氧	化層	電荷	密度		. 3	1 4.3.	2-2 M	OS之	介面	i缺陷	密度	ŧ.,		•••	. 3	32 4.4	MIS
紅外	光光	檢測署	봄				• •		35 穿	自五章	こ 結論	ì					•						40 參	考文
獻.		• •					• •			4	12 圖	目錄	圖1-1	SiGe	成長す	ΈSi⅃	と時に	とstra	ain和	relax	狀況			
. 2 [圖1-2	SiGe	成長右	ESi上	時,	形變與	^眞 薄膜	厚度	的關	係圖		3	3圖2-	1 MO	S元件	F製作	₣流科	呈圖		•••				
	. 8	圖2-2	MIS	も件象	と しょうしん そうしょう とうしん そうしょう とうしん とうしん とうしん しんしょう しんしょ しんしょ	ī程圖								.9圖	3-1 爐	管退	國火系	系統						
		• •	. 11 🗄	圖3-2 I	∟PD≩	系統.										14 🗄	圖3-3	B LPE	D流程	圖.	•••	•		•
	• •				. 15	圖3-4	不同的	的硼	酸濃	度在沉	元積一	小時	訪氧	化層	厚度.	• •		1	6 圖	3-5 រឺ	元 積道	東率	與溫周	度的
關係		• •					. 17	圖4-	1為	其未训	恳火L∣	PD-S	SiO2ズ	ZESC	A分析	圖.	•				20 圖	4-2	未退	火

與200 oC、300 oC、400 oC LPD- SiO2之紅外光譜吸收圖....................................	.22 圖4-3	3 未退
火LPD- SiO2之AES縱深分析.........24 圖4-4 400 LPD- SiO2之AES縱深分析......	2	24 圖4-5
未退火之電流密度-電壓圖...............................		
.27 圖4-7 未退火與退火200 oC、300 oC、400 oC的C-V圖....30 圖4-8 未退火之G-V圖.....		
....32 圖4-9 200 oC之G-V圖..................33 圖4-10 300 oC之G-V圖...		
	勺界面缺陷	密度.
	と光暗電流	-電壓
圖	16 退火300) 之光
暗電流-電壓圖............38 圖4-17 退火400 之光暗電流-電壓圖...........	39 表目錄	表2-1
UHVCVD磊晶矽鍺薄膜成長參數表5表4-1退火溫度與固定氧化層電荷密度關係表.		31
表4-2退火溫度與介面缺陷密度關係表.........34 表4-3不同退火溫之光暗電流關係表...		
. 37		

REFERENCES

[1] D.J.Paul, adv. Mater. 11, 191-204 (1999) [2] Zingway Pei; Liang, C.S.; Lai, L.S.; Tseng, Y.T.; Hsu, Y.M.; Chen, P.S.; Lu, S.C.; Tsai, M.-J.; Liu, C.W., Electron Device Letters, IEEE, Volume: 24, Issue: 10, pp.643-645 (2003) [3] Xiao, X.; Sturm, J.C.; Parihar, S.R.; Lyon, S.A.; Meyerhofer, D.; Palfrey, S.; Shallcross, F.V., Electron Device Letters, IEEE, Volume: 14, Issue: 4, pp.199-201 (1993) [4] N. Collaert; P. Verheyen; K. De Meyer; R. Loo, Solid-State Electronics, Volume: 47, Issue: 7, pp.1173-1177 (2003) [5] Wang, K.L.; Tong, S.; Kim, H.J., Materials Science in Semiconductor Processing, Volume: 8, Issue:1-3, pp.389-399 (2005) [6] Kuhn, K.; Agostinelli, M.; Ahmed, S.; Chambers, S.; Cea, S.; Christensen, S.; Fischer, P.; Gong, J.; Kardas, C.; Letson, T.; Henning, L.; Murthy, A.; Muthali, H.; Obradovic, B.; Packan, P.; Pae, S.W.; Post, I.; Putna, S.; Raol, K.; Roskowski, A.; Soman, R.; Thomas, T.; Vandervoorn, P.; Weiss, M.; Young, I., Electron Devices Meeting, IEDM, pp.73-76 (2002) [7] R. People, IEEE J. Quantum Electron. QE-22, 1696-1710 (1986) [8]D.K.Nayak,K.Kamjoo,J.S.Park,J.C.S.Woo,K.L.Wang,IEEE Trans.Electron Devices 39(1992) 56.

[9]D.K.Nayak,K.Kamjoo,J.S.Park,J.C.S.Woo,K.L.Wang,Appl.Phys,Lett.56(1990) 66

[10] I.S.Goh,S.Hall,W.Eccleston,J.F.Zhang,K.Werner,Electron,Lett,30(1994) 1988 [11] M. P. Houng, C. J. Huang and Y. H. Wang, J. Appl. Phys., Vol 82, pp.5788, (1997) [12] M. P. Houng, Y. H. Wang, C. J. Huang, S. P. Huang, and W. J. Chang, Solid-State Electronics, Vol. 44, pp. 1917, (2000) [13] C. F. Yeh, C. L. Chen, Water Lur and P. W. Wen, Appl. Phys., Lett. 66 (8), pp.938, (1995) [14] W.A.Hill and C.C.Coleman, Solid-State Electronics, Vol. 23, pp. 987-983, (1980)