

# 高速波寬調變驅動控制積體電路之研製

葉烜宏、郭永超

E-mail: 9511435@mail.dyu.edu.tw

## 摘要

各類的電子產品被廣泛運用於生活上，高效能及低功率消耗已成為研發電子產品的標的，因此電源管理晶片的研製，已成為產學界所著重的研究方向之一。波寬調變(pulse-width modulation, PWM)控制器能提供系統晶片不同的電壓準位，並具有高效能與抗雜訊的特性，在電源管理晶片的應用上，有很大的貢獻。本文將提出一新型波寬調變控制器，其中設計的電壓控制震盪器(voltage controlled oscillator, VCO)有高穩定性和高調諧範圍(tuning range)的表現，並實現一高效能的可變電壓/可變頻率斜波產生器，將使設計的波寬度調變控制器更能符合工業界應用上的需求。此設計以全客製(full custom)方式完成，使用台灣積體電路(Taiwan Semiconductor Manufacture Company, TSMC)0.35 μm 2P4M的製程，工作電壓3.3V，頻率調諧範圍由300KHz至6MHz，消耗功率約為1.27mW晶片面積大小為476 μm \* 336 μm。

關鍵詞：電源管理晶片、波寬調變控制器、電壓控制震盪器、調諧範圍。

## 目錄

封面內頁 簽名頁 授權書.....	iii 中文摘要.....	iv 英文摘
要 要.....	v 誌謝.....	vi 目錄.....
錄 錄.....	ix 表目錄.....	xii 第一章 緒論.....
機 機.....	1 1.2 研究目的.....	4 第二章 誤差放大器之原理分析與研究.....
壓電路.....	5 2.2 電流鏡.....	5 2.1 基本分 9 2.3 誤差放大器.....
分析與研究.....	24 第四章 電壓控制振盪器之原理分析與研究.....	12 第三章 比較器之原理 30 4.1 快速擺幅電壓控制振盪
器.....	33 第五章 PWM電路實作與模擬結果.....	40 5.1 誤差放大器之實作設計與電路模擬.....
比較器之實作設計與電路模擬.....	44 5.3 電壓控制振盪器之實作設計與電路模擬.....	40 5.2
與電路模擬.....	47 5.4 PWM電路之實作設計 51 第六章 結論與未來展望.....	47 5.4 PWM電路之實作設計 54 參考文獻.....
		55

## 參考文獻

- [1] A. Stratakos, C. Sullivan, S. Sander, and R. Bridersen, " DC power supply design in portable system, " Univ. California, Berkeley, Tech. Rep. ERL Memo. No.95/4, 1995.
- [2] B.J. Patella, A. Prodic, A. Zirger, D. Maksimovic, " High-frequency digital PWM controller IC for DC-DC converters " Power Electronics, IEEE Transactions on Volume 18, Issue 1, Jan. 2003 Page(s):438 – 446.
- [3] Cheung Fai Lee, Mok, P.K.T. " A monolithic current-mode CMOS DC-DC converter with on-chip current-sensing technique " Solid-State Circuits, IEEE Journal of Volume 39, Issue 1, Jan. 2004 Page(s):3 – 14.
- [4] A. Johns and Ken Martin, " Analog Integrated Circuit Design ", John Wiley, New York, 1997.
- [5] 鍾文耀，鄭美珠， “ CMOS電路模擬與設計 ”，全華（民92） [6] Roubik Gregorian, " Introduction to CMOS OP-Amps and Comparators "，A Wiley-Interscience, 1999.
- [7] P. R. Gray and R. G. Meyer, " Analysis and Design of Analog Integrated Circuits, Wiley, New York, 1977.
- [8] M. Taherzadeh-Sani, R. Lotfi, O. Shoaei, " A pseudo-class-AB telescopic-cascode operational amplifier " Circuits and Systems, 2004. ISCAS '04. Proceedings of the 2004 International Symposium on Volume 1, 23-26 May 2004 Page(s):I - 737-40 Vol.1.
- [9] B. Razavi, Desgin of Analog CMOS Integrated Circuits. Boston, MA: McGraw-Hill, 2001.
- [10] Jie Yuan; Farhat, N. " A compensation-based optimization methodology for gain-boosted opamp " Circuits and Systems, 2004. ISCAS '04. Proceedings of the 2004 International Symposium on Volume 1, 23-26 May 2004 Page(s):I - 669-72 Vol.1.
- [11] A. S. Sedra and K. C. Smith, Microelectronic Circuits, 4th ed. New York: Oxford University Press, 1998.
- [12] J. Millman and C. C. Halkias, Integrated Electronics: Analog and Digital Circuits and Systems. New York: McGraw Hill, 1972.
- [13] D. J. Allstot, " A Precision Variable-Supply CMOS Comparator " IEEE J. Solid-State Circuits, Vol. SC-17, No6, pp. 1080-1087, Dec. 1982.
- [14] N. Retdian, S. Takagi, N. Fujii, " Voltage controlled ring oscillator with wide tuning range and fast voltage swing " ASIC, 2002. Proceedings. 2002 IEEE Asia-Pacific Conference on 6-8 Aug. 2002 Page(s):201 – 204.
- [15] Phillip E. Allen, Douglas R. Holberg " CMOS Analog Circuit Design, 2nd Edition " , Oxford University, 1987.

[16] A. Hastings, The Art of Analog Layout. Englewood Cliffs,NJ:Prentice-Hall, 2001.

[17] Ngo, K.D.T. " Alternate forms of the PWM switch models " Aerospace and Electronic Systems, IEEE Transactions on Volume35, Issue 4, Oct. 1999 Page(s):1283 – 1292