

鐵摻雜磷化銦/砷化銦鎵高電子遷移率電晶體之研製

陳永聖、蕭宏彬

E-mail: 9511200@mail.dyu.edu.tw

摘要

在以磷化銦為基材的場效應晶體(InP-based FETs)發展上，受限於蕭特基接觸(Schottky contact)的品質，造成閘極的高漏電流(leakage current)，因此使得磷化銦場效應晶體的特性受到限制。為提高蕭特基接觸品質，有些研究嘗試以較大能隙的砷化鋁銦(InAlAs)來提高蕭特基位障高度(barrier height)，以降低閘極的漏電流。然而，大能隙的砷化鋁銦(InAlAs)材料對氧有較高的反應性，容易氧化，因此製程條件較為嚴苛，間接影響到了蕭特基接面的特性，使元件的直流與微波特性呈現劣化之現象。有鑑於鐵?雜的磷化銦(Fe-doped InP)具有很高的電阻率(resistivity)，因此本研究嘗試以鐵?雜磷化銦作為閘極材料，希望來降低閘極的漏電流，進而提升磷化銦場效應晶體的元件特性。首先，在蕭特基接觸品質的評估上，經由I-V特性曲線的量測來獲得崩潰電壓、閘極漏電流和蕭特基位障高度。接著，進行磷化銦場效應晶體的元件製作，來進一步探討以鐵?雜的磷化銦作為閘極材料對元件特性的影響。蕭特基二極體位障高方面，選用較高的金屬功函數(Au)，從I-V特性曲線可得到有鐵?雜的磷化銦有明顯提高，從0.65電子伏特增加到0.75電子伏特。完成製程後的電晶體經直流特性量測，其特性如下：在閘極長度(gate length)為5 時，以及閘極寬度為75 時，從電流電壓 (IDS-VDS) 特性曲線中，VDS=2.5V 時，飽和電流密度為110mA/mm；在VGS=0.1V，VDS=2.5V 時，可得到最大互導值為60mS/mm；元件的夾止(pinch off)電壓為-1.75V；閘極到汲極的崩潰電壓大於-4.5V。

關鍵詞：磷化銦/砷化銦鎵場效電晶體；蕭特基接觸；場效應晶體；為基材；二極體；電晶體；反應性

目錄

封面內頁 簽名頁 授權書	iii 中文摘要	
iv 英文摘要	vi 誌謝	
vii 目錄	viii 圖目錄	
x 第一章 緒論	1	
1-1前言	1 1-2研究動機	2 1-3元件材
料選擇	3 1-3-1磷化銦材料的優點	3 1-3-2砷化銦鎵材料的優
3 1-4 HEMT歷史	4 第二章 理論與原理	
5 2-1蕭特基能障二極體(Schottky Barrier Diode)	6 2-2蕭特基能障能障高的量側方法	
8 2-3金屬-半導體歐姆接面	9 2-4高速電子移動電晶體的操作原理	
11 2-5二維電子氣的電子原理	12 第三章 元件製程方法	
13 3-1磊晶結構設計	13 3-1-1表面覆蓋層設計	13 3-1-2蕭
13 3-1磊晶結構設計	13 3-1-3主動通道層設計	14 3-1-4緩衝層設計
14 3-2蕭特基二極體製作	15 3-2-1元件製作程序	
15 3-2-2金屬蒸鍍與Lift-off	16 3-3 PHEMT 高電子遷移率電晶體元件製	17
17 3-3-1高臺蝕刻 (Mesa Etching)	17 3-3-2汲極與源極歐姆接觸之製作	19 3-3-3閘極蕭特基接
20 第四章 元件直流特性量測、分析與討論	22 4-1蕭特基二極體電流-電	
22 4-2電晶體電流-電壓特性曲線之量測	23 4-3互導值之量測	
24 4-4 閘極-源極電流-電壓(IGS-VGS)之量測	25 第五章 結論	
26 參考文獻	44	

參考文獻

- [1] T. Mimura, S. Hiyamizu, T. Fujii, and K. Nanbu, “A new Field-Effect Transistor with Selectively Doped GaAs/n-Al_xGa_{1-x}As Heterojunctions,” Jap. J. Appl. Phys, vol.19, no. 5, pp.225-227, 1980.
- [2] Nguyen, L.D.; Brown, A.S.; Thompson, M.A.; Jelloian, L.M. “50-nm self-aligned-gate pseudomorphic AlInAs/GaInAs high electron mobility transistors,” IEEE Transaction on Electron Devices, vol.39, no.9, pp.2007 – 2014, 1992.
- [3] C.K.Peng, M.I.Aksum, A.A.Vetterson, H.Morkoc, and K.R.Gleason, “Microwave performance of InAlAs/InGaAs/InP MODFET,” IEEE Electron Device Letters, vol.8, no.1, pp.24, 1987.

- [4] Mishra, U.K. Brown, A.S. Jelloian, L.M.; Hackett, L.H. Delaney, .J; “ High-performance Submicrometer AlInAs/GaInAs HEMTs, ” Electron Device Letters, IEEE, vol.9, no.1, pp. 41 – 43,1988.
- [5] K Armaned, D. V Bui, J Cheverier, and N. T. Lihn, “ High-power microwave amplification with InP MISFET, ” in Proc. IEEE/Cornell Conf. High Speed Semiconductor Devices and Circuits (Ithaca, NY). New York: IEEE Transaction on Electron Devices, pp.218-225,1984.
- [6] M. Smith, “ Status of InP HEMT technology for microwave receiver applications, ” IEEE Transaction on Electron Devices, Microwave Theory Tech.vol.44 no.8, pp. 2328-2333, 1996.
- [7] K Armaned, D. V Bui, J Cheverier, and N. T. Lihn, “ High-power microwave amplification with InP MISFET, ” in Proc. IEEE/Cornell Conf. High Speed Semiconductor Devices and Circuits (Ithaca, NY). New York: IEEE Electron Device Letters, pp.218-225, 1984.
- [8] L. Messick, D. A. Collins, R. Nguyen, A. R. Clawson, and G. E. Mcwilliams, “ High-power high-efficiency stable indium phosphide MISFETs, ” in IDEN Tech. Dig, pp. 767-770, 1986 [9] P. Saunier, R. Nguyen, L. J. Messick, and M. A. Khatibzadeh, “ An InP MISFET with a power density of 1.8W/mm at 30 GHz, ” IEEE Electron Device Letters, vol. 11, no. 1, pp. 48-49, 1990.
- [10] Klaus Schimpf, Michael Sommer, Manfred Horstmann, Martin Hollfelder, “ 0.1- μ m T-gate Al-free InP/InGaAs/InP pHEMTs for W-bandapplications using a nitrogen carrier for LP-MOCVD growth, ” IEEE Electron Device Letters, nol. 18, no. 4, pp.144-146, 1997.
- [11]W. Schottky, “ Halbleitertheorie der Sperrsicht, ” Naturwissenschaften, vol.26, p.843, 1938.
- [12] S. M. Sze, “ Semiconductor Devices:Physics and Technology, ” John Wiley & Sons, INC, 1985.
- [13] H.Craig Casey, JR “ Devices For Integrated Circuuts, ” John Wily & Sons, INC, 1999.
- [14] Dieter K. Schroder, “ Semiconductor Material and Device Characterization, ” John Wiley & Sons, INC., 1997.
- [15] H. Craig Casey, JR., “ DEVICES FOR INTEGRATED CIRCUITS Silicon AND - Compound Semiconductors, ” John Wiley & Sons, INC, 1999.
- [16]辛裕明, “ 磷化銦基體金屬-半導體場效電晶體之製造及其性, ” 交通大學碩士論文, 1981.
- [17] Zs.J.Horvath, E.Ayyildiz, V.Rakovics “ Schottky contacts to InP, ” Wiley InterScience,vol. 2,no. 4,pp.1423-1427,2005.
- [18] A.A.Iliadis, “ Schottky barrier height enhancement in n-InP, ” in Gallium Arsenide and related compounds, Conf . Series, vol. 92, pp.413 ,1988.
- [19] Iliadis, A.A.; Lee, W.; Aina, O.A. “ N-Channel Depletion-Mode InP FET with Enhanced Barrier Height Gates, ” IEEE Electron Device Letters ,vol.10 , no.8, pp.370-372 ,1989.
- [20] 李世鴻, “ 半導體物理及元件第三版 ”,台商圖書有限公司,2003.